

平成 17 年 3 月 28 日

各 位

会 社 名 サイバネットシステム株式会社  
代表者の役職氏名 代表取締役社長 井 上 恵 久  
( 東証第一部 コード番号 : 4 3 1 2 )  
問 い 合 わ せ 先 広 報 室 勝 又 一 徳  
電 話 番 号 0 3 - 5 9 7 8 - 5 4 0 4

## OrCAD シリーズの新製品 OrCAD PCB Editor

### 国内販売開始のお知らせ

~ ケイデンス社の Allegro テクノロジーを基にした PCB レイアウトツール ~

サイバネットシステム株式会社（東証第一部、本社：東京、資本金：9 億 9500 万円、代表取締役社長：井上恵久、以下“サイバネットシステム”）は、米国 Cadence Design Systems, Inc.（本社：カリフォルニア州サンノゼ、CEO：マイケル・J・フィスター、以下“ケイデンス社”）が開発したプリント基板（以下“PCB”）設計ツール、OrCAD PCB Editor（オアキャド ピーシービー エディター）の国内販売を 4 月 1 日より開始することをお知らせいたします。

OrCAD PCB Editor は、ケイデンス社が長年開発・販売・サポートを行い、その信頼性が実証されている PCB 設計ツール、Allegro（アレグロ）の技術を基に、中～小規模回路の設計をターゲットとした OrCAD 製品群向けに開発された製品であり、その洗練された使いやすさに加え、業界標準の回路図入力ツールである OrCAD Capture（オアキャド キャプチャー）との強力なインターフェース機能を持っていることから、今までの回路設計資産をそのまま利用しながら、生産性の向上を図ることが可能となりました。

OrCAD PCB Editor は、OrCAD Capture、オートルータ SPECCTRA for OrCAD（スペクトラ フォア オアキャド）とのスイートパッケージとして販売されます。

## OrCAD PCB Editor の主な機能と特徴

### OrCAD Capture との連携

- Capture のネットリスト出力時の設定のみで PCB Editor にデータを渡す事が可能であり、PCB Editor から Capture へのバックアノテーションも簡単な設定で行うことができます。
- クロスプローブ機能により、Capture の回路図画面上でパーツや配線を確認しながら PCB Editor で配置、配線を行うことができます。

### 配置、配線

- フットプリントの配置面を予め指定しておくことができます。
- 配線レイヤ数に制限はありません。
- 配線の太さ、使用するビアなどを確認しながら配線作業を行うことができます。
- デザインルールチェック機能を常時 ON にしながら配線を行うことが可能です。
- 配線ネット毎にクリアランスの設定、使用ビアの指定が可能です
- オートルータ SPECCTRA for OrCAD のルール設定や配線が、PCB Editor 上から可能です。

### フットプリント作成機能

- 形状を確認しながらビアを作成することが可能です
- フットプリントに周辺の配線までの情報を含めることができるため、表面実装部品をファンアウトした状態でフットプリントとして登録可能です。

### レポート機能

- ネットの配線長や配線率、デザインルールチェック等の充実したレポート機能により基板の状態を確認しながら設計を行うことが可能です。
- ネットやフットプリント、ピン、ビアといった基板上の全ての詳細情報を確認することが可能です。
- オートルータ SPECCTRA for OrCAD へデータを渡す際に基板データにあるワーニングを検出可能です。

### 他のツールとのインターフェース

- 他の回路図 CAD から出力されたネットリストを読み込む事が可能です。
- DXF ファイル、IDF ファイルの出力/読み込みが可能です。
- OrCAD Layout のデータを変換して読み込む事が可能です。
- ODB++用のデータを出力可能です。
- 標準ガーバー、拡張ガーバー共に出力可能です。

- IPC 用のデータを出力可能です。

#### その他の機能

- ライブラリ出力機能を用いて、フットプリント、ピン等の基板ファイル内データの情報を一括でファイル出力することが可能です。
- スクリプト機能を持ち、幾つかのコマンドをファイル化する事ができ、そのファイルをロードするだけで複数のコマンドをまとめて実行する事が可能です。
- ストロークコマンド機能によりマウス操作でコマンドを行うことが可能です。デフォルトで登録されているコマンドの他にユーザーが自由にコマンドを編集することもできます。

#### 動作環境

OS: Windows® XP (Professional Edition, Home Edition)

CPU: Pentium®II 300MHz 以上

メモリ: 128MB 以上

ディスク容量:1133MB 以上

(詳細につきましては別途お問い合わせください。)

#### 価格

OrCAD PCB Designer (OrCAD PCB Editor、OrCAD Capture、SPECCTRA for OrCAD とのスイートパッケージ製品) ネットワークライセンス : ¥1,500,000~となります。

(詳細につきましては別途お問い合わせ下さい。)

#### ケイデンス社について

ケイデンス社 (Cadence Design Systems, Inc.) はEDA技術とエンジニアリングサービスを提供している世界最大のサプライヤであり、次世代のエレクトロニクス設計環境ソリューションを提供することで、最先端のIC設計とシステム設計に貢献しています。ケイデンス社は1988年に設立され、全世界に4,800人の従業員を有しています。本社所在地は米国カリフォルニア州サンノゼです。その他の情報についてはウェブサイトをご参照ください。

([www.candace.com](http://www.candace.com))

#### サイバネットシステム株式会社について

当社は、科学技術計算分野、特にCAE 関連の多岐にわたる先端的なソフトウェアソリュー

ションサービスの提供を行っております。電気機器、輸送用機器、機械、精密機器、教育・研究期間など様々な業種および適用分野におけるソフトウェア教育サービス、技術サポート、コンサルティング等を提供しています。構造解析、音響解析、機構解析、制御系解析、通信システム解析、信号処理、光学設計、照明解析、電気回路解析、高周波回路解析など多様かつ世界的レベルのCAE ソフトウェアを取り扱い、様々な顧客ニーズに対応しています。サイバネットシステムに関する詳細はこちらのURL をご覧下さい。( [www.cybernet.co.jp](http://www.cybernet.co.jp) )

---

註 C A E : Computer Aided Engineering

コンピュータによる工学的数値解析・シミュレーション

---

**【お問い合わせ先】**

●内容についての問い合わせ

応用システム第2事業部 EDAソリューション部

〒112-0012 東京都文京区大塚 2-9-3 住友不動産音羽ビル 2F

TEL. 03-5978-5460 FAX. 03-5978-6081

製品URL : <http://www.cybernet.co.jp/orcad/>

E-MAIL: [slps@cybernet.co.jp](mailto:slps@cybernet.co.jp)

●報道の方は

広報室 担当/勝又

〒112-0012 東京都文京区大塚 2-15-6 ニッセイ音羽ビル

TEL. 03-5978-5404 FAX. 03-5978-5441

E-MAIL: [irquery@cybernet.co.jp](mailto:irquery@cybernet.co.jp)